

LPB/IBISゾーン展示一覧

IBIS-1	メンター・グラフィックス・ジャパン(株) PCB設計におけるSI/PI/EMI解析ツールとして、設計者のニーズに柔軟に応え、使いやすさで定評のあるメンター・グラフィックスのHyperLynxをご紹介します。
IBIS-2	(株)モーデック 測定・モデル・シミュレーションを徹底サポート！コストパフォーマンスは倍返し以上！ 測定、モデリングサービス、全方位プローバ、電磁界解析、SI,PI設計ツールを紹介します。
C-17	IBIS Quality Framework (JEITA ECセンター EDA標準WG) IBISモデルの品質向上を目指す「IBIS Quality Framework」を紹介します。また、回路設計者に必携の一冊「SIシミュレーション・モデル解説書」の特別販売も行います。
LPB-1	(株)Oscillated Recall Technology Core-i7等の一般PCで1秒間に10億セルの高速計算を実現するFDTD方式の電磁界シミュレータ。 100億セル規模の電磁界現象を解析可能。
LPB-2	ギガヘルツテクノロジー(株) 弊社では、PCB設計向けのPI解析に特化した自社開発のPDN Plannerをご紹介します。最大の特徴は独自のモデリングによりCADデータの無い時点から解析を実現します。
LPB-3	Nimbic, Inc. (ステイシフト(株)) Nimbic社はLPBフォーマットをサポートし、高度なScript機能との組み合わせにより効率的かつ高精度、高速なLPB協調電磁界解析環境を提供致します。
LPB-4	Future Facilities(株) 新世代の“最新”熱設計支援ツール「6 SigmaET」を紹介します。 詳細パッケージの熱設計を可能とする強力なソルバが搭載され、高い操作環境下にて熱・気流解析を行うことができます。
LPB-5	(株)ジェム・デザイン・テクノロジーズ LPB構想設計ツール GemPackage, LPB標準フォーマット検査編集ツール GemView/Pro, 樹脂流体解析ツール Moldex3D IC Packagingを紹介しています。
LPB-6	日本ケイデンス・デザイン・システムズ社 ** Allegro : IC-PKG-Board Co-Design ** ** Sigriety : IC-PKG-Board Co-Analysis **
LPB-7	(株)図研 構想設計から、回路・基板詳細実装設計までをシステムとして設計・検証可能な次世代エレクトロニクス設計プラットフォーム CR-8000 Design Force をご紹介致します。
LPB-8	(株)日本サーキット プリント基板においてFPGAやASIC、メモリーなどの高速信号を動作させるために解析ツールを使用した弊社の取り組みおよび事例を紹介致します。
LPB-9	神戸大学大学院システム情報学研究科 (永田研究室) LPB相互設計を支えるノイズ技術として、①VLSIチップの電源ノイズ・シミュレーション技術、②オンチップモニタによるチップ内部の波形観測技術、を出展。
LPB-10	JEITA 集積回路製品技術小委員会 JEITA 集積回路製品技術小委員会は半導体集積回路に関し、メモリ、EMC、PKG電気特性、3D半導体の4分野でIEC・JEDEC(国際標準)と連携・協調した世界標準化活動を推進中！
LPB-11	JEITA EDA 技術専門委員会 LPB相互設計ワーキンググループ LPBの基本テーマは「連携」 リファレンスフローにおいて、LPB標準フォーマットのサンプルファイルを使用した、様々な連携の場面とその効果を紹介致します。

名
刺
添
付

氏名：_____
 会社名：_____
 部署名：_____
 電話番号：_____
 E-mail address:_____

LPB/IBISゾーン出展者が取得した個人情報は、適正に管理し、第三者に提供したり開示したりしません。また、出展者が主催するイベントのご案内や出展者からのお知らせの為に、必要な範囲内で利用します。これ以外の目的で個人情報を利用する場合、あらかじめご本人の同意を得た上で行ないます。